

Установка для изучения логических схем ЭЛБ-020.008.01

Используется для изучения логических схем и для проведения лабораторных работ по курсу «Цифровая схемотехника», а также в различных курсах, изучающих основы цифровой техники в средних специальных учебных заведениях.

Элементная база установки — наличие интегральных микросхем, которые изготавливают по стандартной технологии биполярных микросхем транзисторно-транзисторной логики (ТТЛ).

Установка содержит набор изучаемых элементов и устройств цифровой техники, наборное поле, на которое выведены входы и выходы элементов и устройств, блок задающий, являющийся источником синхросигналов, блок питания.

Набор элементов и устройств цифровой техники включает в себя логические элементы И-НЕ, И, ИЛИ, ИЛИ-НЕ, повторитель, логические элементы «отрицание равнозначности», триггерные схемы, дешифраторы, мультиплексоры, синхронный десятичный и реверсивный двоичный счетчики, микросхемы памяти.

Габаритные размеры 570x315x130 мм. Масса (со сменными блоками) 10 кг.

Питание — от сети переменного тока напряжением 220 В. Частота питания 50 Гц.

Потребляемая мощность 30 ВА.